

De acuerdo con la base 4.3 de las Bases Generales de la Convocatoria se publica el listado definitivo de los solicitantes admitidos y excluidos.

LISTA DE ADMITIDOS

Grupo de investigación o instituto	Investigador Principal	Proyecto
UPV Fabs - ITEAM	Daniel Pastor	Caracterización en campo completo para circuitos fotónicos integrados
Photonics Research Lab	Salvador Sales	SOISens – Silicon-on-Insulator optical fiber sensor interrogator
Instituto Interuniversitario de Investigación en Desarrollo Tecnológico y Reconocimiento Molecular (IDM)	Ramón Martínez-Máñez	Liberación farmacológica desde microdispositivos alimentados y comandados mediante radiación infrarroja para su transferencia a aplicaciones médicas intracorpóreas
NanoPhotonics Technology Center (NTC)	Amadeu Griol Barres	Validación de biosensores plasmónicos avanzados (VIBRA)
Instituto de Instrumentación para Imagen Molecular (i3M)	Francisco José Mora Mas	NAS basado en arquitectura CPU + FPGA
Grupo de Aplicaciones de Microondas del Instituto de Telecomunicaciones y Aplicaciones Multimedia (ITEAM – UPV)	Narcis Cardona	Next Generation Electromagnetic Materials (NEXTGMAT)
Instituto de Instrumentación para Imagen Molecular (i3M)	Vicente Herrero / Jara Garcia	Desarrollo de Sistemas Integrados de Front End y Procesado Analógico Temprano para una Nueva Tecnología de Tomógrafos PET

LISTA DE EXCLUIDOS

Grupo de investigación o instituto	Investigador Principal	Proyecto
Grupo de Aplicaciones de Microondas del Instituto de Telecomunicaciones y Aplicaciones Multimedia (ITEAM – UPV)	Vicente E. Boria Esbert	Subsistemas de comunicaciones RF basados en SDR y front-ends COTS para pequeñas plataformas satelitales (RF-COTSAT)
NanoPhotonics Technology Center (NTC)	Guillermo Sánchez Plaza	Uninterrupted Lithium Power (ULP)
Sistemas de Navegación Aérea (SNA)	J. Vicente Balbastre	Radar FMCW para sistemas de detección y evasión (DAA) para aplicaciones de movilidad aérea innovadora (IAM) y movilidad aérea urbana (UAM)

Director de la Cátedra de Diseño Microelectrónico

Francisco J. Ballester Merelo

Proyecto financiado por la Unión Europea – NextGenerationEU y por la Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales del Ministerio para la Transformación Digital y de la Función Pública, en el marco del Plan de Recuperación, Transformación y Resiliencia del Gobierno de España.